# ⑩ 日本国特許庁(JP)

⑪特許出願公開

#### @ 公 開 特 許 公 報 (A) 平1-192064

ூInt. Cl. ⁴

1

識別記号

庁内整理番号

❸公開 平成1年(1989)8月2日

G 11 B 20/18

102

6733-5D

審査請求 未請求 請求項の数 1 (全6頁)

⑤発明の名称

デイジタル磁気録画再生装置

昭63-16061 20特 願

22出 願 昭63(1988) 1月27日

H 70発明者 松 粤 彦 @発 明 者 下 田 代 雅文 @発 明 者 島 衉 浩 昭 @発 明 者 小 林 Œ 明

大阪府門真市大字門真1006番地 松下電器産業株式会社内 大阪府門真市大字門真1006番地 松下電器產業株式会社内 大阪府門真市大字門真1006番地 松下電器產業株式会社內

大阪府門真市大字門真1006番地 松下電器産業株式会社内

勿出 顯 人 松下電器産業株式会社 大阪府門真市大字門真1006番地 外1名

四份 理 人 弁理士 中尾 敏 男

昍

#### 1、発明の名称

ディジタル磁気録画再生装置

## 2、特許請求の鉱囲

テレビジョン信号をディジタル信号に変換する A/D 変換器と、前記ディジタル信号に誤り訂正 符号を付加した上、多値ディジタル信号に変換す る符号化器と、前記多値ディジタル信号を多値振 幅位相変調 (多値 APSK) する多値 APSK 変調 器と、前記変調を受けた信号を磁気記録媒体にパ イアス記録および再生する磁気記録部と、前記磁 気記録媒体からの再生信号を復調する多値APSK 復調器と、前記磁気記録媒体の周波数劣化をたた み込み符号と見なしディジタル信号に変換した上、 ディジタル信号の餌りを訂正する復号器と、前記 復号器から出力されるディジタル信号をテレビジ` ョン信号に変換するD/A 変換器とを具備すると とを特徴とするディジタル磁気録画再生装置。

## 3、発明の詳細な説明

産業上の利用分野

本発明は、ディジタル・ビデオテープレコーダ (D-VTR)などのディジタル信号に変換したテレ ビジョン信号を磁気記録媒体に記録および再生す るディジタル磁気録画再生装置に関するものであ

#### 従来の技術

従来のディジタル信号を磁気記録媒体に記録お よび再生する装置においては、NR2方式、イン ターリーブNRZI 方式 および 3 値 パーシャルレ スポンス方式などの記録変調方式がよく用いられ る。NR2方式はディジタル信号の、1・と、0・ をそれぞれ正負の極性に対応させる。このため、 NRZ信号の占有帯域は、直流成分から1.5f<sub>NYO</sub> まで(fNYO;ナイキスト周波数、コサインロー ルオフフィルタのロールオフ率0.5 を考慮)分 布する。また、周波数利用効率(単位帯域当り伝 送できるピットレート)は、1.33bps/Hとガ

一本、磁気記録媒体の記録再生特性は、低域で は微分特性を示し、直流成分を含む低域信号が再 生されず、また、高域では磁気記録媒体の持つ各種損失により劣化する。従って、NR 2 方式を用いる場合は、B-1 Oコード変換等のコード変換を行い直流成分を含む低域成分を無くしている。また、前記インターリーブNR 2 I 方式は、前記インターリーブNR 2 I 方式は、前記インターリーブNR 2 I 方式は、前記インターリーブNR 2 I 方式は、前記インターリーブNR 2 I 方式は、記録側になる。また、3値パーシャルレス式を強けなくなる。また、3値パーシャルレス式を強けなくなる。また、3値パーシャルレス式を強いた。1 に 一 で の は に こ で ある。 は に 記録 関 として で ある。 は に に に に に に の と に に で の 実用化に向けて の 問題 点 ソタル VTRとその実用化に向けて の 問題 点 ・ リー省三 NHK技研月報(昭和 5 7・2)。

## 発明が解決しようとする課題

しかしながら、上記変調方式を用いた構成では、 直流成分を含む低域信号成分は無くなっているが、 完全ではないので、隣接トラックからのクロスト ークを防ぐため、記録トラック間にガートを設け

と、変調を受けた信号を磁気記録媒体にバイアス記録および再生し、磁気記録媒体からの再生信号を復調する多値 APS K 復調器と、復調器の出力信号をたたみ込み符号としてディジタル信号に変換した上、ディジタル信号の誤りを訂正する復号器と、復号器から出力されるディジタル信号をテレビジョン信号に変換する D/A 変換器という構成を備えたものである。

#### 作用

本発明は上記した構成により、テレビジョン信号を多値ディジタル信号に変換し、多値APSK変調して記録するため、搬送波近傍に信号スペクトルが集中し、クロストークが低減できる。そのためできるでは、かないできる。また、登録のでは、できないでは、できないでは、できないでは、多い比の悪い高域部分を強調せずに復らるのでは、多いに、多値ディジタル信号を使用しているのでは、多いにの最いできる。な気記録媒体の伝送SN比が許容できるが、数利用効率を上げることができ、記録とファトレー

るか、アジマス角を大きくして、べた書きを可能 にしている。また、2値のディジタル信号を基本 としているため、周波数利用効率は低く、記録 ピ ットレートを改善するには、記録帯域を広げるか、 記録チャネル数を増やすしかなかった。また、磁 気記録媒体に記録する変調信号は、占有帯域に一 様に分布しているため、磁気記録媒体の再生SN 比の悪い高域部分を強調して用いなくてはならな かった。

本発明は上記問題点に鑑み、磁気記録再生で生 ずる劣化要因を緩和し、周波数利用効率を上げる ことにより、記録ピットレートの改善が可能なデ ィジタル磁気録画再生装置を提供するものである。 課題を解決するための手段

上記問題点を解決するために本発明のディジタル磁気録画再生装置は、テレビジョン信号をディジタル信号に変換するA/D 変換器と、ディジタル信号に誤り訂正符号を付加した上、多値ディジタル信号に変換する符号化器と、多値ディジタル信号を多値振幅位相変調する多値 APS K変調器

トを改善することができる。また、磁気記録媒体 に記録する際にパイアス記録を行うので、磁気記 録媒体の非線形歪の影響を緩和して記録再生する ことができる。

#### 寒 施 例

以下本発明の一実施例のディジタル磁気録画再生装置について、図面を参照したがら説明する。 第1図は本発明の一実施例におけるディジタル磁 気録画再生装置の要部構成を示すプロック図であ る。テレビジョン信号は入力端子1に入力される。 入力されたテレビジョン信号に変換され、誤り訂 正符号付加回路101に入力されを。誤り訂正符 号付加回路101に入力されたディジタル信号は、 誤り訂正ビットを付加されて出力される。

例えば、誤り訂正符号付加回路 1 O 1 として符号化率 4/5 の 2 元たたみ込み符号を用いた場合、第 2 図に示すよりな構成となる。

関り訂正符号付加回路 1 O 1 の出力は多値変換回路 1 O 2 に入力される。多値変換回路 1 O 2 に

入力されたディンタル信号は、多値振幅位相変調 (多値 APSK)信号に対応する2系統の多値ディ ンタル信号に変換される。

例えば、誤り訂正符号付加回路 1 O 1 の入力を 4 ビットとすると、出力は 5 ビットとなり、デー タの数は 3 2 となる。多値変換回路 1 O 2 は、前 記 3 2 値のデータを第 3 図に示す 3 2 A P S K の 信号配置にする。

第3図において、I信号とQ信号は各々8値レベル(3ピット)を持つ。このように構成することで、信号の存在する状態が規制されるため、ユークリッド距離が広がり所要伝送SN比の改善が行える。例えば、第2図に示す誤り訂正符号付加回路を用いた場合、前記誤り訂正符号付加回路を用いない16APSK(18値直交振幅変調、つす離は、1.2倍になり、所要伝送SN比としては、1.7dB 改善される。多値変換回路102位 カンされた多値信号のI信号とQ信号は、多値振幅位相変調

をたたみ込み符号と見なして復号を行う。

例えば、第5図aに示すインパルス波形が多値 変換回路102の出力として磁気記録および再生 されて、前記インパルス波形の多値APSK復調 器12の出力波決は、第5図 b に示すように周波 数劣化を伴ったものになる。このことから、【信 号およびQ信号は、第6図bに示す(・・・C-n, ··, C<sub>-1</sub>, C<sub>0</sub>, C<sub>1</sub>, ···, C<sub>n</sub> ···) のたたみ込み となり、たたみ込み符号と見なせる。よって、I 信号およびQ信号のビタビ復号器103a および 103bを、それぞれ第6図のように構成する。第 6図において、周波数劣化情報回路132では、 前もって、第5図bに示す係数(C-n,・・, C-1, Co, C1, · · · , Cn ) を記憶しておく。次に、パス メトリック計算回路135は、多値発生回路122、 遅延素子123,124,125,126、乗算回路127, 128,129,130、および加算回路131とから 構成され、多値信号レベルに対応するたたみ込み 符号値を計算し、ACS (Add Compare Select) 回路121に出力する。ACS回路121では端

されて出力される。多値 A.P.S.K 変調器 4 から出力された多値 A.P.S.K.信号は加算器 5 に入力され、バイアス信号発生器 8 より出力されたバイアス信号と加算される。

バイアス信号発生器のより出力されるパイアス 信号は、第4図に示すように前記多値APSK信 号の最高周波数 fH の約3倍以上に設定する。加 算器 5 の出力は、記録信号として記録アンプマに 入力され、記録ヘッド8を介し、磁気記録媒体9 に記録される。

次に、再生側では、再生へッド1〇、ヘッドアンプ11を介し、磁気記録媒体9より記録信号を再生する。再生信号は、多値APSK復調器12に入力される。多値APSK復調器12は、多値信号のI信号とQ信号に復調する。多値APSK復調器12の出力は、ビタビ復号器1〇3aおよび103bに入力される。ビタビ復号器103aおよび103bは、I信号用とQ信号用の2つのビタビ復号器によって構成される。ビタビ復号器103aおよび103bは、低気記録再生で生じた周波数劣化

子120より入力された多値信号(I信号、あるいはQ信号)と符号間距離を比較し、端子120より入力された多値信号に、最も近い多値信号が 選択される。

次に、パスメモリ回路133では、パスメトリ ック計算回路 1 3 5 から出力された多値信号に符 号間距離が最も近い符号列に従って、ディジタル 信号を出力する。ビタビ復号器 103a および103b から出力されたディジタル信号は、誤り訂正回路 104に入力される。誤り訂正回路104は、誤 り訂正符号付加回路101でたたみ込み符号を用 いているので、最尤復号方式の一つであるヒタヒ 復号器を用いることができ、第7図に示すプロッ ク図となる。即ち、前記ピタピ復号器103aおよ び103bにより復号されたディジタル信号は、第 7図に示すパスメトリック計算回路 1 4 1 に入力 され、符号間距離(パスメトリック)が計算され、 ACS回路142で入力ディジタル信号に最も符 号間距離が近いディジタル信号が選択される。次 に、パスメモリ回路143でACS回路142の

出力のディジタル信号に従って誤り訂正が行われ て出力される。

最後に、誤り訂正回路 1 O 4 の出力である n ビット・ディジタル信号は、D/A 変換器 1 4 に入力され、テレビジョン信号として出力端子 1 5 から出力される。

なお、上記実施例において、関り訂正回路にビ タビ復号器を用いた場合について述べたが、逐次 復号器等他の復号器を用いても復号できる。

また、上記実施例において、テレビジョン信号をディジタル信号に変換し、多値振幅位相変調して磁気記録媒体に記録しているが、テレビジョン信号に限らず他のディジタル信号を記録する場合も上記構成を用いることができる。

また、上記実施例において、周波数劣化情報回 路132にまえもって周波数劣化情報が記憶され ている場合について述べたが、周波数劣化を検出 するパイロット信号を磁気記録媒体に記録すると とにより、周波数劣化の情報を検出して復号する こともできる。

波数劣化をたたみ込み符号と見なして復号するため、伝送SN比の悪い周波数高域部分を強調せず に復号できる。

また、パイアス信号を加算して、多値振幅位相 変調信号を記録しているため、磁気記録媒体で生 ずる非線形歪を緩和し、歪の影響をあまり受けず に記録再生することができる。

## 4、図面の簡単な説明

また、上記実施例において、多値変換回路102 の出力の信号配置の一例として、第3図に示す 32APSKの信号配置を用いだが、第8図に示 すような他の信号配置を用いても良い。

また、上記実施例において、多値振幅位相変調を用いた場合について述べたが、PSK、FSK、QAM、ASKなど他のディジタル変調方式を用いてもよい。

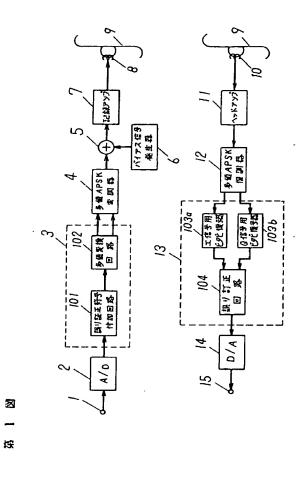
#### 発明の効果

の例を示す信号配置図である。

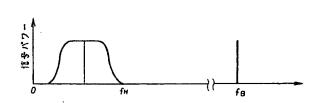
2 ······ A/D 変換器、3 ······符号化器、4 ······ 多値 P A S K 変調器、 5 …… 加算器、 6 … …パイ アス信号発生器、 7 ······ 記録 アンプ、 8 , 1 O ··· …磁気ヘッド、8……磁気記録媒体、11……へ ッドアンプ、1 2 ······多値 A P S K 復調器、1 3 ……復号器、1 4 …… D/A 変換器、1 O 1 …… 誤り訂正符号付加回路、102……多値変換回路、 103a,103b …… ピタピ復号器、104 …… 誤り訂正回路、110,111······ 遅延素子、 1 1 2 ·····加算器、1 2 1 ······ A C S 回路、122 ……多值発生回路、123,124,125,126 …… 遅延素子、127,128,129,130…… 乗算回路、131……加算回路、132……周波 数劣化情報回路、133……パスメモリ回路、 1 3 5 ……パスメトリック計算回路、1 4 1 …… パスメトリック計算回路、142……ACS回路、 143……パスメモリ回路。

代理人の氏名 弁理士 中 尾 敏 男 ほか1名

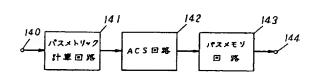
# 特開平1-192064 (5)



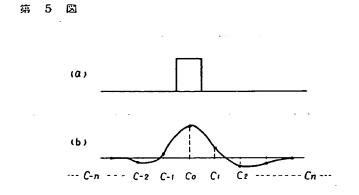
第 4 図

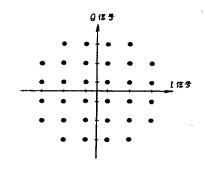


第 7 図

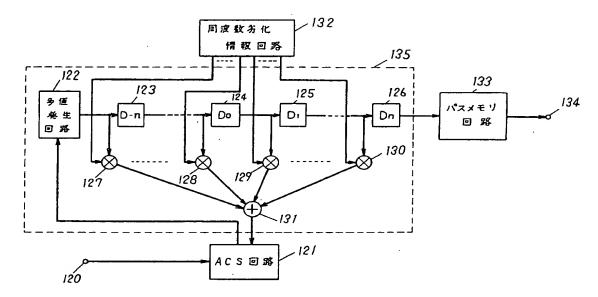


第 8 図





第 6 図



(19) ×

(11) Publication number:

01192064 A

Generated Document.

# PATENT ABSTRACTS OF JAPAN

(21) Application number: **63016061** 

(51) Intl. Cl.: G11B 20/18

(22) Application date: **27.01.88** 

(30) Priority:

(43) Date of application publication:

02.08.89

....

(84) Designated contracting

states:

(71) Applicant: MATSUSHITA ELECTRIC IND CO

(72) Inventor: MATSUDA TOYOHIKO

SHIMOTASHIRO MASAFUMI

SHIMAZAKI HIROAKI KOBAYASHI MASAAKI

(74) Representative:

# (54) DIGITAL MAGNETIC RECORDING AND REPRODUCING DEVICE

x Abstract Drawing

(57) Abstract:

PURPOSE: To perform solid write without increasing an azimuth angle by recording a multilevel digital signal on which an error correction code is attached by applying multilevel amplitude modulation, concentrating spectrum in the neighborhood of a carrier wave, and eliminating a low-pass component.

CONSTITUTION: A TV signal from an input terminal 1 is converted to a digital signal of (n) bits at an A/D converter 2, and is inputted to an error correction code attaching circuit 101, and an error correction code is attached on the digital signal, then, it is outputted. The output is inputted to a multilevel conversion circuit 102, and is converted to the multilevel digital signals of two systems corresponding to multilevel amplitude phase modulation signals. An I signal and a Q signal from the circuit 102 are inputted to a multilevel APSK

modulator 4, and is outputted after applying multilevel amplitude phase modulation. The output of the modulator 4 is added on a bias signal outputted from a bias signal generator 6 at an adder 5, and it is recorded on a magnetic recording medium 9 as a recording signal via a recording head 8. Also, the reproducing signal from the medium 9 is demodulated to the I signal and the Q signal of a multilevel signal at a multilevel APSK demodulator 102.

COPYRIGHT: (C)1989,JPO&Japio